



Liberté • Égalité • Fraternité
RÉPUBLIQUE FRANÇAISE

PREMIER MINISTRE

Secrétariat général de la défense et de la sécurité nationale
Agence nationale de la sécurité des systèmes d'information

Rapport de certification ANSSI-CC-2014/94

**Microcontrôleur sécurisé ST31-K330A révision
H pour version bi-mode (contact et sans
contact) ou version sans contact seulement,
incluant optionnellement la librairie
cryptographique Neslib v3.2, la librairie
MIFARE DESFire™ EV1 v2.2 et la librairie
MIFARE Plus-S™ v1.3**

Paris, le 5 janvier 2015

*Le directeur général de l'agence nationale de la
sécurité des systèmes d'information*

Guillaume POUPARD
[ORIGINAL SIGNE]



Avertissement

Ce rapport est destiné à fournir aux commanditaires un document leur permettant d'attester du niveau de sécurité offert par le produit dans les conditions d'utilisation ou d'exploitation définies dans ce rapport pour la version qui a été évaluée. Il est destiné également à fournir à l'acquéreur potentiel du produit les conditions dans lesquelles il pourra exploiter ou utiliser le produit de manière à se trouver dans les conditions d'utilisation pour lesquelles le produit a été évalué et certifié ; c'est pourquoi ce rapport de certification doit être lu conjointement aux guides d'utilisation et d'administration évalués ainsi qu'à la cible de sécurité du produit qui décrit les menaces, les hypothèses sur l'environnement et les conditions d'emploi présumées afin que l'utilisateur puisse juger de l'adéquation du produit à son besoin en termes d'objectifs de sécurité.

La certification ne constitue pas en soi une recommandation du produit par l'agence nationale de la sécurité des systèmes d'information (ANSSI), et ne garantit pas que le produit certifié soit totalement exempt de vulnérabilités exploitables.

Toute correspondance relative à ce rapport doit être adressée au :

Secrétariat général de la défense et de la sécurité nationale
Agence nationale de la sécurité des systèmes d'information
Centre de certification
51, boulevard de la Tour Maubourg
75700 Paris cedex 07 SP

certification.anssi@ssi.gouv.fr

La reproduction de ce document sans altération ni coupure est autorisée.

Référence du rapport de certification

ANSSI-CC-2014/94

Nom du produit

**Microcontrôleur sécurisé ST31-K330A révision H pour
version bi-mode (contact et sans contact) ou version sans
contact seulement, incluant optionnellement la librairie
cryptographique Neslib v3.2, la librairie MIFARE
DESFire™ EV1 v2.2 et la librairie MIFARE Plus-S™ v1.3**

Référence/version du produit

Référence maskset K330A, révision interne H

Conformité à un profil de protection

**[BSI_PP_0035-2007], version v1.0
Security IC Platform Protection Profile**

Critères d'évaluation et version

CC version 3.1 révision 4

Niveau d'évaluation

**EAL 5 augmenté
ALC_DVS.2, ASE_TSS.2, AVA_VAN.5**

Développeur(s)

**STMicroelectronics
190 avenue Celestin Coq, ZI de Rousset, 13106 Rousset, France**

Commanditaire

**STMicroelectronics
190 avenue Celestin Coq, ZI de Rousset, 13106 Rousset, France**

Centre d'évaluation

**Serma Technologies
14 rue Galilée, CS 10055, 33615 Pessac Cedex, France**

Accords de reconnaissance applicables



Le produit est reconnu au niveau EAL4.

Préface

La certification

La certification de la sécurité offerte par les produits et les systèmes des technologies de l'information est régie par le décret 2002-535 du 18 avril 2002 modifié. Ce décret indique que :

- L'agence nationale de la sécurité des systèmes d'information élabore les **rapports de certification**. Ces rapports précisent les caractéristiques des objectifs de sécurité proposés. Ils peuvent comporter tout avertissement que ses rédacteurs estiment utile de mentionner pour des raisons de sécurité. Ils sont, au choix des commanditaires, communiqués ou non à des tiers ou rendus publics (article 7).
- Les **certificats** délivrés par le Premier ministre attestent que l'exemplaire des produits ou systèmes soumis à évaluation répond aux caractéristiques de sécurité spécifiées. Ils attestent également que les évaluations ont été conduites conformément aux règles et normes en vigueur, avec la compétence et l'impartialité requises (article 8).

Les procédures de certification sont disponibles sur le site Internet www.ssi.gouv.fr.

Table des matières

1. LE PRODUIT	6
1.1. PRESENTATION DU PRODUIT	6
1.2. DESCRIPTION DU PRODUIT	6
1.2.1. Introduction	6
1.2.2. Identification du produit	6
1.2.3. Services de sécurité	7
1.2.4. Architecture	8
1.2.5. Cycle de vie	10
1.2.6. Configuration évaluée	12
2. L’EVALUATION	13
2.1. REFERENTIELS D’EVALUATION	13
2.2. TRAVAUX D’EVALUATION	13
2.3. COTATION DES MECANISMES CRYPTOGRAPHIQUES SELON LES REFERENTIELS TECHNIQUES DE L’ANSSI	13
2.4. ANALYSE DU GENERATEUR D’ALEAS	13
3. LA CERTIFICATION	14
3.1. CONCLUSION	14
3.2. RESTRICTIONS D’USAGE	14
3.3. RECONNAISSANCE DU CERTIFICAT	15
3.3.1. Reconnaissance européenne (SOG-IS)	15
3.3.2. Reconnaissance internationale critères communs (CCRA)	15
ANNEXE 1. NIVEAU D’EVALUATION DU PRODUIT [CCV3.1R4]	16
ANNEXE 2. REFERENCES DOCUMENTAIRES DU PRODUIT EVALUE	18
ANNEXE 3. REFERENCES LIEES A LA CERTIFICATION	20

1. Le produit

1.1. Présentation du produit

Le produit évalué est le « Microcontrôleur sécurisé ST31-K330A révision H pour version bi-mode (contact et sans contact) ou version sans contact seulement, incluant optionnellement la librairie cryptographique Neslib v3.2, la librairie MIFARE DESFire™ EV1 v2.2 et la librairie MIFARE Plus-S™ v1.3 », développé par STMicroelectronics.

Le microcontrôleur seul n'est pas un produit utilisable en tant que tel. Il est destiné à héberger une ou plusieurs applications. Il peut être inséré dans un support plastique pour constituer une carte à puce. Les usages possibles de cette carte sont multiples (documents d'identité sécurisés, applications bancaires, télévision à péage, transport, santé,...) en fonction des logiciels applicatifs qui seront embarqués. Ces logiciels ne font pas partie de la présente évaluation.

1.2. Description du produit

1.2.1. Introduction

La cible de sécurité [ST] définit le produit évalué, ses fonctionnalités de sécurité évaluées et son environnement d'exploitation.

La cible de sécurité est conforme au profil de protection [BSI_PP_0035-2007]. La conformité est démontrable.

1.2.2. Identification du produit

Les éléments constitutifs du produit sont identifiés dans la liste de configuration [CONF].

La version certifiée du produit est identifiable par les éléments suivants (voir [ST] au paragraphe 2.1 « TOE identification » et [GUIDES]) :

- informations écrites sur le microcontrôleur :
 - K330A : nom interne STMicroelectronics du produit de la famille ST31, la lettre A identifiant la lettre de la révision majeure du silicium ;
 - YGE : trigramme identifiant le logiciel dédié appelé aussi OST¹ (*Operating system for Test*) ;
 - UZZ² : trigramme identifiant le logiciel utilisateur embarqué en ROM *User* ; dans le cas présent de l'évaluation, il identifie le système d'exploitation de démonstration STMicroelectronics, appelé *Card Manager*. Celui-ci n'entre pas dans le périmètre d'évaluation ;
 - ST4 : identification du site de fabrication (4 correspond au site de STMicroelectronics/Rousset) ;

¹ Système d'exploitation dédié pour les tests et la maintenance de la TOE.

² Ce trigramme identifie le logiciel embarqué propre à chaque client. Le trigramme présent sur les puces fournies à un client est donc différent de celui apparaissant sur les microcontrôleurs évalués.

- identification, par une lettre, de la révision de chaque niveau du process de fabrication correspondant à la séquence de masques (*Maskset*) révision interne H ;
- informations présentes dans la zone OTP (*One Time Programmable*) de la mémoire EEPROM :
 - 0033h : numéro d'identification *Master* du produit ST31-K330A écrit sur 2 octets (voir [GUIDES] pour localisation en EEPROM) ;
 - 0059h : numéro d'identification *Child* du produit ST31-K330A écrit sur 2 octets (voir [GUIDES] pour localisation en EEPROM). La valeur 0059h correspond à la version commerciale MR31Z052H. Pour obtenir la valeur exacte du numéro d'identification *Child* pour chaque version commerciale, se reporter aux [GUIDES] ;
 - 14h : version du code OST, valeur en hexadécimal écrite sur 1 octet (voir [GUIDES] pour localisation en EEPROM) ;
 - 48h : lettre de révision H interne du produit, caractère ASCII codé en format hexadécimal écrite sur 1 octet (voir [GUIDES] pour localisation en EEPROM) ;
- informations renvoyées par les librairies :
 - 1320h : référence de la bibliothèque cryptographique NesLib version 3.2 (voir «ST31 NesLib cryptographic library User manual » pour la description de l'API) ;
 - 2210h : référence de la bibliothèque de technologie MIFARE (voir « User Manual: MIFARE DESFire™ EV1 Library 2.2 » pour la description de l'API) ;
 - 1300h : référence de la bibliothèque de technologie MIFARE (voir « User Manual: MIFARE Plus S™ Library 1.3 for ST31-K330 » pour la description de l'API).

1.2.3. Services de sécurité

Les principaux services de sécurité fournis par le produit sont :

- l'initialisation de la plate-forme matérielle et des attributs ;
- la gestion sécurisée du cycle de vie ;
- l'intégrité logique du produit ;
- les tests du produit ;
- le contrôle d'accès aux mémoires ;
- le contrôle d'accès aux librairies MIFARE DESFire™ EV1 et MIFARE Plus S™ ;
- la protection physique ;
- la gestion des violations sécuritaires ;
- la non-observabilité des informations sensibles ;
- la gestion sécurisée de la mémoire EEPROM ;
- le support au chiffrement cryptographique à clés symétriques ;
- le support au chiffrement cryptographique à clés asymétriques ;
- le support à la génération de nombres non prédictibles ;
- le service optionnel de la bibliothèque cryptographique NesLib version 3.2 offrant, suivant la configuration choisie, des implémentations RSA, SHA, ECC et un service de génération sécurisée de nombres premiers et clés RSA ;
- le service optionnel MIFARE DESFire™ EV1 version 2.2 ;
- le service optionnel MIFARE Plus S™ version 1.3.

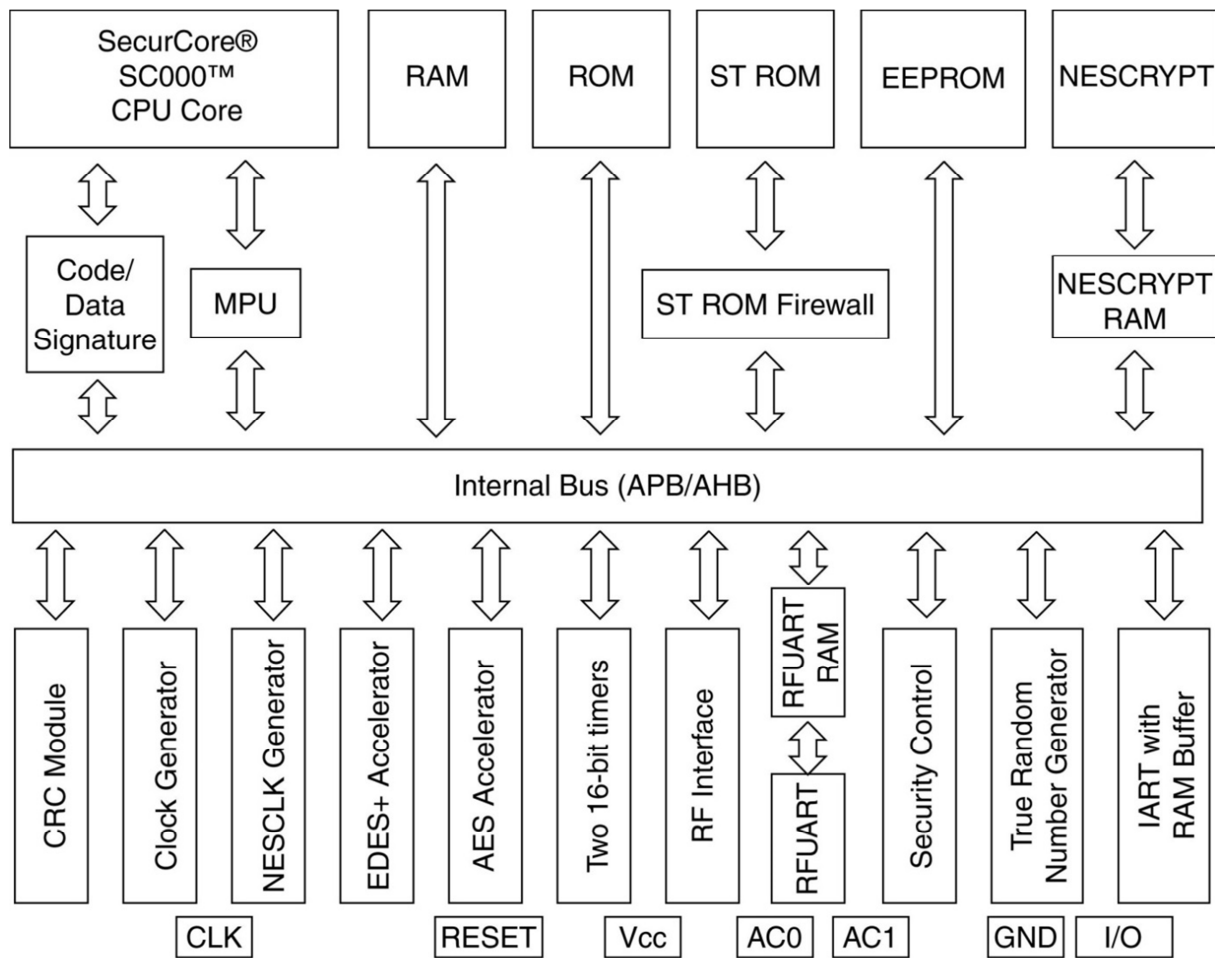
1.2.4. Architecture

L'architecture matérielle du microcontrôleur ST31-K330A est illustrée par la figure 1.

Elle est composée :

- d'un processeur ARM® SecurCore® SC000™ 32-bit RISC core ;
- de mémoires :
 - 52¹/38/22/16 Ko de mémoire EEPROM (avec contrôle d'intégrité) pour le stockage de données ;
 - une mémoire ROM partitionnée en deux zones distinctes : une zone réservée à STMicroelectronics de 24Ko et une zone utilisateur de 320Ko ;
 - 8 Ko de mémoire RAM ;
- de modules de sécurité : unités de protection des mémoires (MPU), unité de protection mémoire dédiée aux bibliothèques (LPU), un générateur de nombres aléatoires (TRNG), un générateur d'horloge, surveillance et contrôle de la sécurité, gestion de l'alimentation, contrôle d'intégrité des mémoires, détection de fautes ;
- de modules fonctionnels : deux compteurs 16-bits, un bloc de gestion des entrées/sorties en mode contact (IART ISO 7816-3) ;
- de coprocesseurs :
 - EDES pour le support des algorithmes DES ;
 - AES pour le support des algorithmes AES ;
 - NESCRYPT muni d'une RAM dédiée pour le support des algorithmes cryptographiques à clé publique ;
- d'un module de communication radio-fréquence ISO 14443 type A, B et B' conforme au standard PayPass™.

¹ Une version commerciale 40Ko de mémoire EEPROM existe sur la base d'un produit 52Ko.



MS20019V1

Figure 1: Architecture

De manière optionnelle, le client peut également choisir d'intégrer une bibliothèque cryptographique (NesLib version 3.2) fournissant des implémentations des fonctions cryptographiques RSA, SHA, AES, ECC et un service de génération sécurisée de nombres premiers et de clés RSA. Cette bibliothèque est incluse dans la cible de sécurité du produit et de chacun de ses dérivés. Elle est embarquée partiellement ou en totalité selon son besoin, avec le code client, dans la mémoire ROM du produit.

Egalement de manière optionnelle, le client peut choisir d'intégrer la librairie MIFARE DESFire™ EV1 version 2.2 ou la librairie MIFARE Plus S™ version 1.3. Cette librairie est incluse dans la cible de sécurité du produit, elle est embarquée en totalité dans la mémoire ROM du produit.

En plus de ces composants matériels, la TOE embarque également, dans la ROM, un composant logiciel de test dédié (OST).

Celui-ci :

- assure le démarrage du produit (*Boot*) ;
- offre des commandes pour les tests et la maintenance de la TOE ;
- assure également un contrôle d'accès à ces fonctionnalités lorsque la TOE est en configuration *Test* ou en configuration *User*.

La partie test de ce logiciel n'est plus accessible par l'application embarquée, une fois la TOE configurée pour la phase d'utilisation sur le terrain (configuration *end user*).

1.2.5. Cycle de vie

Le cycle de vie du produit dans le cycle global d'une carte à puce est le suivant :

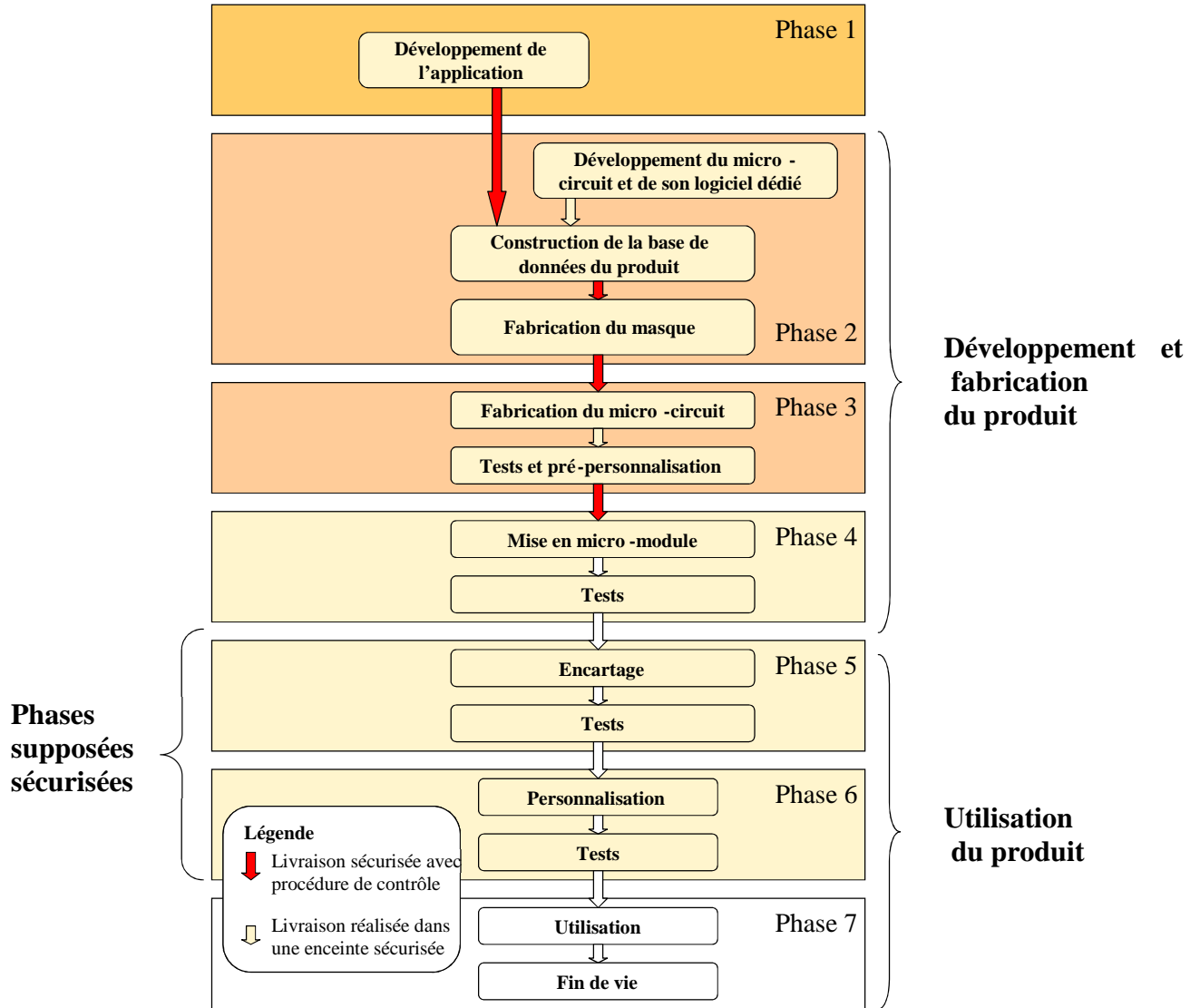


Figure 2: Cycle de vie

Le développement du produit est réalisé sur les sites suivants (phases 2, 3 et 4) :

<p>STMicroelectronics Smartcard IC Division 190 Avenue Célestin Coq ZI de Rousset-Peynier 13106 Rousset Cedex France</p>	<p>STMicroelectronics 5A Serangoon North Avenue 5 554574 Singapour Singapour</p>
--	--

<p>STMicroelectronics Green Square, Lamboekstraat 5 Building B, 3d Floor 1831 Diegem/Machelem Belgique</p>	<p>STMicroelectronics 101 Boulevard des Muriers BP97 20 180 Casablanca Maroc</p>
<p>STS Microelectronics 16 Tao hua Rd. Futian free trade zone 518048 Shenzhen Chine</p>	<p>STMicroelectronics 629 Lorong 4/6 Toa Payoh 319521 Singapor Singapour</p>
<p>Dai Nippon Printing Co., Ltd 2-2-1 KAMI-FUKUOKA, Fujimino-shi Saitama 356-8507 Japon</p>	<p>Dai Nippon Printing Europe Via C. Olivetti 2/A I-20041 Agrate Italie</p>
<p>CMP Georges Charpak 880 Avenue de Mimet 13542 Gardanne France</p>	<p>Smartflex N°27 UBI rd 4, MSL building #04-04 Singapore 408618 Singapour</p>
<p>STS Microelectronics 9 Mountain Drive LISP II, Brgy La Mesa Calamba, 4027 Philippines</p>	<p>Nedcard Bijsterhuizen 25-29 6604 LM Wijchen Pays-Bas</p>
<p>STS Microelectronics 7 Loyang Drive Singapore 508938 Singapour</p>	<p>Disco HI-Tec Europe GmbH Liebigstrasse 8 D-85551 Kirchheim bei München, Allemagne</p>
<p>STMicroelectronics 635 route des lucioles 06560 Valbonne France</p>	<p>STMicroelectronics 12 rue Jules Horowitz, BP 217 38019 Grenoble Cedex France</p>
<p>STMicroelectronics 10 rue de Jouanet, ePark 35700 Rennes France</p>	<p>STMicroelectronics 850 rue Jean Monet 38926 Crolles France</p>
<p>STMicroelectronics 18 Ang M0 Kio Industrial park 2 56950 Singapore Singapour</p>	

Pour l'évaluation, l'évaluateur a considéré comme utilisateur du produit le développeur de l'application utilisateur à embarquer dans le microcontrôleur (il n'y a pas de rôle « administrateur » défini dans le produit).

Le produit comporte lui-même une gestion de son cycle de vie, prenant la forme de deux configurations d'utilisation :

- configuration *Test* : à la fin de sa fabrication, le microcontrôleur est testé à l'aide du logiciel de test présent en ROM ; les données de pré-personnalisation peuvent être chargées en EEPROM ; cette configuration est ensuite bloquée de manière irréversible lors du passage en configuration *User* ;
- configuration *User* : ce mode comprend trois sous-modes :
 - mode *reduced test* permettant à STMicroelectronics d'effectuer quelques tests restreints ;
 - mode *diagnosis* : sous-ensemble du mode *reduced test*, il est réservé à STMicroelectronics ;
 - mode *end user* : mode final d'utilisation du microcontrôleur qui fonctionne alors sous le contrôle du logiciel embarqué de la carte à puce ; le logiciel de test n'est plus accessible ; les utilisateurs finaux ne peuvent utiliser le microcontrôleur que dans cette configuration.

1.2.6. Configuration évaluée

Le certificat porte sur la TOE définie plus haut au paragraphe 1.2.1 et configurée en mode *User*.

Pour les besoins de l'évaluation, les échantillons de la TOE livrés à l'évaluateur embarquaient dans la ROM un système d'exploitation, dit *Card Manager*, identifié par le trigramme UZZ et dont l'objet était de permettre :

- l'interaction avec la TOE au travers de commandes passées par l'I/O ;
- le chargement en EEPROM, ou en RAM, d'applications de tests.

Ce *Card Manager* ne fait pas partie du périmètre de l'évaluation.

2. L'évaluation

2.1. Référentiels d'évaluation

L'évaluation a été menée conformément aux **Critères Communs version 3.1, révision 4** [CC] et à la méthodologie d'évaluation définie dans le manuel CEM [CEM].

Pour les composants d'assurance qui ne sont pas couverts par le manuel [CEM], des méthodes propres au centre d'évaluation et validées par l'ANSSI ont été utilisées.

Pour répondre aux spécificités des cartes à puce, les guides [JIWG IC] et [JIWG AP] ont été appliqués. Ainsi, le niveau AVA_VAN a été déterminé en suivant l'échelle de cotation du guide [JIWG AP]. Pour mémoire, cette échelle de cotation est plus exigeante que celle définie par défaut dans la méthode standard [CC], utilisée pour les autres catégories de produits (produits logiciels par exemple).

2.2. Travaux d'évaluation

L'évaluation s'appuie sur les résultats d'évaluation du produit «Microcontrôleur sécurisé ST31-K330A révision F pour version bi-mode (contact et sans contact) ou version sans contact seulement, incluant optionnellement la librairie cryptographique Neslib révision 3.2 et la librairie MIFARE DESFire EV1™ révision 2.2 » certifié le 4 décembre 2013 sous la référence [ANSSI-CC-2013/66].

Le rapport technique d'évaluation [RTE], remis à l'ANSSI le 18 décembre 2014, détaille les travaux menés par le centre d'évaluation et atteste que toutes les tâches d'évaluation sont à « réussite ».

2.3. Cotation des mécanismes cryptographiques selon les référentiels techniques de l'ANSSI

La cotation des mécanismes cryptographiques selon le référentiel technique de l'ANSSI [REF], n'a pas été réalisée. Néanmoins, l'évaluation n'a pas mis en évidence de vulnérabilités de conception et de construction pour le niveau AVA_VAN.5 visé.

2.4. Analyse du générateur d'aléas

Le générateur de nombres aléatoires a fait l'objet d'une évaluation selon la méthodologie [AIS 31] par le centre d'évaluation.

Le générateur atteint le niveau « P2 – *SOF/High* ».

3. La certification

3.1. Conclusion

L'évaluation a été conduite conformément aux règles et normes en vigueur, avec la compétence et l'impartialité requises pour un centre d'évaluation agréé. L'ensemble des travaux d'évaluation réalisés permet la délivrance d'un certificat conformément au décret 2002-535.

Ce certificat atteste que le produit « Microcontrôleur sécurisé ST31-K330A révision H pour version bi-mode (contact et sans contact) ou version sans contact seulement, incluant optionnellement la librairie cryptographique Neslib v3.2, la librairie MIFARE DESFire™ EV1 v2.2 et la librairie MIFARE Plus S™ v1.3 » soumis à l'évaluation répond aux caractéristiques de sécurité spécifiées dans sa cible de sécurité [ST] pour le niveau d'évaluation EAL 5 augmenté des composants ALC_DVS.2, ASE_TSS.2 et AVA_VAN.5.

3.2. Restrictions d'usage

Ce certificat porte sur le produit spécifié au chapitre 1.2 du présent rapport de certification.

Ce certificat donne une appréciation de la résistance du produit « Microcontrôleur sécurisé ST31-K330A révision H pour version bi-mode (contact et sans contact) ou version sans contact seulement, incluant optionnellement la librairie cryptographique Neslib v3.2, la librairie MIFARE DESFire™ EV1 v2.2 et la librairie MIFARE Plus S™ v1.3 » à des attaques qui sont fortement génériques du fait de l'absence d'application spécifique embarquée. Par conséquent, la sécurité d'un produit complet construit sur le micro-circuit ne pourra être appréciée que par une évaluation du produit complet, laquelle pourra être réalisée en se basant sur les résultats de l'évaluation citée au chapitre 2.

L'utilisateur du produit certifié devra s'assurer du respect des objectifs de sécurité sur l'environnement d'exploitation, tels que spécifiés dans la cible de sécurité [ST], et suivre les recommandations se trouvant dans les guides fournis [GUIDES].

3.3. Reconnaissance du certificat

3.3.1. Reconnaissance européenne (SOG-IS)

Ce certificat est émis dans les conditions de l'accord du SOG-IS [SOG-IS].

L'accord de reconnaissance européen du SOG-IS de 2010 permet la reconnaissance, par les pays signataires de l'accord¹, des certificats ITSEC et Critères Communs. La reconnaissance européenne s'applique, pour les cartes à puces et les dispositifs similaires, jusqu'au niveau ITSEC E6 Elevé et CC EAL7. Les certificats reconnus dans le cadre de cet accord sont émis avec la marque suivante :



3.3.2. Reconnaissance internationale critères communs (CCRA)

Ce certificat est émis dans les conditions de l'accord du CCRA [CC RA].

L'accord « Common Criteria Recognition Arrangement » permet la reconnaissance, par les pays signataires², des certificats Critères Communs. La reconnaissance s'applique jusqu'aux composants d'assurance du niveau CC EAL4 ainsi qu'à la famille ALC_FLR. Les certificats reconnus dans le cadre de cet accord sont émis avec la marque suivante :



¹ Les pays signataires de l'accord SOG-IS sont : l'Allemagne, l'Autriche, l'Espagne, la Finlande, la France, l'Italie, la Norvège, les Pays-Bas, le Royaume-Uni et la Suède.

² Les pays signataires de l'accord CCRA sont : l'Allemagne, l'Australie, l'Autriche, le Canada, le Danemark, l'Espagne, les États-Unis, la Finlande, la France, la Grèce, la Hongrie, l'Inde, Israël, l'Italie, le Japon, la Malaisie, la Norvège, la Nouvelle-Zélande, le Pakistan, les Pays-Bas, la République de Corée, la République Tchèque, le Royaume-Uni, Singapour, la Suède et la Turquie.

Annexe 1. Niveau d'évaluation du produit [CCv3.1R4]

Classe	Famille	Composants par niveau d'assurance							Niveau d'assurance retenu pour le produit	
		EAL 1	EAL 2	EAL 3	EAL 4	EAL 5	EAL 6	EAL 7	EAL 5+	Intitulé du composant
ADV Développement	ADV_ARC		1	1	1	1	1	1	1	Security architecture description
	ADV_FSP	1	2	3	4	5	5	6	5	Complete semi-formal functional specification with additional error information
	ADV_IMP				1	1	2	2	1	Implementation representation of the TSF
	ADV_INT					2	3	3	2	Well-structured internals
	ADV_SPM						1	1		
	ADV_TDS		1	2	3	4	5	6	4	Semiformal modular design
AGD Guides d'utilisation	AGD_OPE	1	1	1	1	1	1	1	1	Operational user guidance
	AGD_PRE	1	1	1	1	1	1	1	1	Preparative procedures
ALC Support au cycle de vie	ALC_CMC	1	2	3	4	4	5	5	4	Production support, acceptance procedures and automation
	ALC_CMS	1	2	3	4	5	5	5	5	Development tools CM coverage
	ALC_DEL		1	1	1	1	1	1	1	Delivery procedures
	ALC_DVS			1	1	1	2	2	2	Sufficiency of security measures
	ALC_FLR									
	ALC_LCD			1	1	1	1	2	1	Developer defined life-cycle model
	ALC_TAT				1	2	3	3	2	Compliance with implementation standards
ASE Evaluation de la cible de sécurité	ASE_CCL	1	1	1	1	1	1	1	1	Conformance claims
	ASE_ECD	1	1	1	1	1	1	1	1	Extended components definition
	ASE_INT	1	1	1	1	1	1	1	1	ST introduction
	ASE_OBJ	1	2	2	2	2	2	2	2	Security objectives
	ASE_REQ	1	2	2	2	2	2	2	2	Derived security requirements
	ASE_SPD		1	1	1	1	1	1	1	Security problem definition
	ASE_TSS	1	1	1	1	1	1	1	2	TOE summary specification
ATE Tests	ATE_COV		1	2	2	2	3	3	2	Analysis of coverage
	ATE_DPT			1	1	3	3	4	3	Testing: modular design
	ATE_FUN		1	1	1	1	2	2	1	Functional testing
	ATE_IND	1	2	2	2	2	2	3	2	Independent testing: sample



AVA Estimation des vulnérabilités	AVA_VAN	1	2	2	3	4	5	5	5	Advanced methodical vulnerability analysis
--	---------	---	---	---	---	---	---	---	---	---

Annexe 2. Références documentaires du produit évalué

<p>[ST]</p>	<p>Cible de sécurité de référence pour l'évaluation :</p> <ul style="list-style-type: none"> - ST31-K330A version H (dual or contactless mode only) with optional library NesLib 3.2, and optional technology MIFARE® DESFire® EV1 2.2 and optional technology MIFARE® Plus® S 1.3 SECURITY TARGET, 10 juin 2014, référence SMD_MR31Zxxx_ST_13_001_V02.01, version 2.01. <p>Pour les besoins de publication, la cible de sécurité suivante a été fournie et validée dans le cadre de cette évaluation :</p> <ul style="list-style-type: none"> - ST31-K330A version H (dual or contactless mode only) with optional library NesLib3.2 and optional technology MIFARE® DESFire® EV1 2.2 and optional technology MIFARE® Plus® 1.3 Security Target – Public Version, 12 décembre 2014, référence SMD_MR31Zxxx_ST_13_002, version 2.02.
<p>[RTE]</p>	<p>Rapport technique d'évaluation :</p> <ul style="list-style-type: none"> - Evaluation Technical Report CHABLIS-2 Project, 18 décembre 2014, référence CHABLIS-2_ETR_v2.1/2.1, version 2.1. <p>Pour le besoin des évaluations en composition avec ce microcontrôleur un rapport technique pour la composition a été validé :</p> <ul style="list-style-type: none"> - ETR Lite for Composition ST31-K330A Project, 18 décembre 2014, référence CHABLIS-2_ETRLiteComp_v2.1/2.1, version 2.1.
<p>[CONF]</p>	<p>Liste de configuration :</p> <ul style="list-style-type: none"> - ST31-K330A - Configuration list, référence SMD_ST31-K330A_H_CFGL_14_001, version v1.0, 6 juin 2014. <p>Liste de la documentation :</p> <ul style="list-style-type: none"> - ST31-K330 Evaluation Documentation Report, 6, novembre 2014, référence SMD_ST31-K330_DR_12_001, version v4.1.

[GUIDES]	<p>Guide d'utilisation du produit :</p> <ul style="list-style-type: none">- ARM SC000 Technical Reference Manual - R0P0, septembre 2010, référence ARM DDI 0456, révision A ;- ARM v6-M Architecture Reference Manual, septembre 2010, référence ARM DDI 0419, révision C ;- ST31 - AIS31 Compliant Random Number user manual, février 2013, référence UM_31_AIS31, révision 2 ;- ST31 - AIS31 Reference implementation - Startup, online and total failure tests - Application Note, février 2013, référence AN_31_AIS31, revision 2 ;- ST31 - K330 Platform (Sx31Zxxx,Mx31Zxxx) - Data sheet, 3 juin 2014, référence DS_ST31Z052, révision 4 ;- ST31 - K330 Platform - Die description, 2 juin 2014, référence DD_31Z052, révision 4 ;- Application note – ST31-K330 security guidance, 5 septembre 2014, référence AN_SECU_ST31-K330, révision 4 ;- ST31 NesLib cryptographic library - User manual, 24 avril 2014, référence UM_31_NESLIB_3.2, révision 7 ;- ST31-K330 and ST33-K8H0 secure microcontrollers - Power supply glitch detector characteristics, mars 2013, référence AN_31_GLITCH, révision 2 ;- Application note - ST31-K330 Dual interface secure microcontrollers - Recommendations for contactless operations, 28 juillet 2014, référence AN_31_RCMD, révision 2 ;- MIFARE DESFire EV1 library 2.2 - user manual, février 2013, référence UM_MIFARE_DESFire_EV1_2.2, révision 2 ;- MIFARE DESFire EV1 interface specification User manual, 8 octobre 2013, référence UM_MIFARE_DESFire_EV1_Interface, revision 1 ;- MIFARE Plus S library 1.3 for ST31-K330 – User manual, 16 mai 2014, référence UM_31_MIFARE_PLUS_S-1.3.0, révision 1 ;- MIFARE Plus S interface specification, octobre 2013, référence UM_MIFARE_PLUS_S, révision 1.
[PP0035]	<p>Protection Profile, Security IC Platform Protection Profile Version 1.0 June 2007. <i>Certifié par le BSI (Bundesamt für Sicherheit in der Informationstechnik) sous la référence BSI-PP-0035-2007.</i></p>

Annexe 3. Références liées à la certification

<p>Décret 2002-535 du 18 avril 2002 modifié relatif à l'évaluation et à la certification de la sécurité offerte par les produits et les systèmes des technologies de l'information.</p>	
[CER/P/01]	<p>Procédure CER/P/01 Certification de la sécurité offerte par les produits et les systèmes des technologies de l'information, ANSSI.</p>
[CC]	<p>Common Criteria for Information Technology Security Evaluation : Part 1: Introduction and general model, September 2012, version 3.1, revision 4, ref CCMB-2012-09-001; Part 2: Security functional components, September 2012, version 3.1, revision 4, ref CCMB-2012-09-002; Part 3: Security assurance components, September 2012, version 3.1, revision 4, ref CCMB-2012-09-003.</p>
[CEM]	<p>Common Methodology for Information Technology Security Evaluation : Evaluation Methodology, September 2012, version 3.1, révision 4, ref CCMB-2012-09-004.</p>
[JIWG IC] *	<p>Mandatory Technical Document - The Application of CC to Integrated Circuits, version 3.0, February 2009.</p>
[JIWG AP] *	<p>Mandatory Technical Document - Application of attack potential to smartcards, version 2.9, January 2013.</p>
[CC RA]	<p>Arrangement on the Recognition of Common Criteria Certificates in the field of Information Technology Security, July 2, 2014.</p>
[SOG-IS]	<p>« Mutual Recognition Agreement of Information Technology Security Evaluation Certificates », version 3.0, 8 Janvier 2010, Management Committee.</p>
[REF]	<p>Mécanismes cryptographiques – Règles et recommandations concernant le choix et le dimensionnement des mécanismes cryptographiques, version 2.03 du 21 février 2014 annexée au Référentiel général de sécurité (RGS_B1), voir www.ssi.gouv.fr.</p>
[AIS 34]	<p>Application Notes and Interpretation of the Scheme (AIS) – Evaluation Methodology for CC Assurance Classes for EAL5+ (CC v2.3 & CC v3.1) and EAL6 (CC v3.1), AIS34, version 3, 3 September 2009, BSI (Bundesamt für Sicherheit in der Informationstechnik).</p>
[AIS 31]	<p>Functionality classes and evaluation methodology for physical random number generator, AIS31 version 1, 25 September 2001, BSI (Bundesamt für Sicherheit in der Informationstechnik).</p>

*Document du SOG-IS ; dans le cadre de l'accord de reconnaissance du CCRA, le document support du CCRA équivalent s'applique.