



PREMIER MINISTRE

Secrétariat général de la défense et de la sécurité nationale  
Agence nationale de la sécurité des systèmes d'information

## **Rapport de certification ANSSI-CC-2010/23**

### **Microcontrôleurs sécurisés ST23YT66/34A**

*Paris, le 23 août 2010*

*Le directeur général de l'agence nationale  
de la sécurité des systèmes d'information*

Patrick Pailloux  
[ORIGINAL SIGNE]



## Avertissement

Ce rapport est destiné à fournir aux commanditaires un document leur permettant d'attester du niveau de sécurité offert par le produit dans les conditions d'utilisation ou d'exploitation définies dans ce rapport pour la version qui a été évaluée. Il est destiné également à fournir à l'acquéreur potentiel du produit les conditions dans lesquelles il pourra exploiter ou utiliser le produit de manière à se trouver dans les conditions d'utilisation pour lesquelles le produit a été évalué et certifié ; c'est pourquoi ce rapport de certification doit être lu conjointement aux guides d'utilisation et d'administration évalués ainsi qu'à la cible de sécurité du produit qui décrit les menaces, les hypothèses sur l'environnement et les conditions d'emploi présumées afin que l'utilisateur puisse juger de l'adéquation du produit à son besoin en termes d'objectifs de sécurité.

La certification ne constitue pas en soi une recommandation du produit par l'agence nationale de la sécurité des systèmes d'information (ANSSI), et ne garantit pas que le produit certifié soit totalement exempt de vulnérabilités exploitables.

Toute correspondance relative à ce rapport doit être adressée au :

Secrétariat général de la défense et de la sécurité nationale  
Agence nationale de la sécurité des systèmes d'information  
Centre de certification  
51, boulevard de la Tour Maubourg  
75700 Paris cedex 07 SP

[certification.anssi@ssi.gouv.fr](mailto:certification.anssi@ssi.gouv.fr)

La reproduction de ce document sans altération ni coupure est autorisée.

Référence du rapport de certification	<b>ANSSI-CC-2010/23</b>
Nom du produit	<b>Microcontrôleurs sécurisés ST23YT66/34A</b>
Référence/version du produit	<b>ST23YT66 en révision A (logiciel dédié APC, mask set K2R0ACB)</b>
Conformité à un profil de protection	<b>BSI-PP-0035-2007 version 1.0</b>
Critères d'évaluation et version	<b>Critères Communs version 3.1</b>
Niveau d'évaluation	<b>EAL 5 augmenté</b> <b>ALC_DVS.2, AVA_VAN.5</b>
Développeur	<b>STMicroelectronics</b> <b>Smartcard IC division, 190 Avenue Célestin Coq, 13106 Rousset Cedex, France</b>
Commanditaire	<b>STMicroelectronics</b> <b>Smartcard IC division, 190 Avenue Célestin Coq, 13106 Rousset Cedex, France</b>
Centre d'évaluation	<b>Serma Technologies</b> <b>30 avenue Gustave Eiffel, 33608 Pessac, France</b> <b>Tél : +33 (0)5 57 26 08 75, mél : e.francois@serma.com</b>
Accords de reconnaissance applicables	<b>CCRA</b>  <b>SOG-IS</b>  <b>Le produit est reconnu au niveau EAL4.</b>

## Préface

### La certification

La certification de la sécurité offerte par les produits et les systèmes des technologies de l'information est régie par le décret 2002-535 du 18 avril 2002, publié au Journal officiel de la République française. Ce décret indique que :

- La direction centrale de la sécurité des systèmes d'information élabore les **rapports de certification**. Ces rapports précisent les caractéristiques des objectifs de sécurité proposés. Ils peuvent comporter tout avertissement que ses rédacteurs estiment utile de mentionner pour des raisons de sécurité. Ils sont, au choix des commanditaires, communiqués ou non à des tiers ou rendus publics (article 7).
- Les **certificats** délivrés par le Premier ministre attestent que l'exemplaire des produits ou systèmes soumis à évaluation répond aux caractéristiques de sécurité spécifiées. Ils attestent également que les évaluations ont été conduites conformément aux règles et normes en vigueur, avec la compétence et l'impartialité requises (article 8).

Les procédures de certification sont disponibles sur le site Internet [www.ssi.gouv.fr](http://www.ssi.gouv.fr).

# Table des matières

<b>1. LE PRODUIT .....</b>	<b>6</b>
1.1. PRESENTATION DU PRODUIT .....	6
1.2. DESCRIPTION DU PRODUIT EVALUE .....	6
1.2.1. <i>Identification du produit</i> .....	6
1.2.2. <i>Services de sécurité</i> .....	7
1.2.3. <i>Architecture</i> .....	7
1.2.4. <i>Cycle de vie</i> .....	8
1.2.5. <i>Configuration évaluée</i> .....	10
<b>2. L’EVALUATION .....</b>	<b>11</b>
2.1. REFERENTIELS D’EVALUATION .....	11
2.2. TRAVAUX D’EVALUATION .....	11
2.3. COTATION DES MECANISMES CRYPTOGRAPHIQUES SELON LES REFERENTIELS TECHNIQUES DE L’ANSSI .....	11
2.4. ANALYSE DU GENERATEUR D’ALEAS.....	11
<b>3. LA CERTIFICATION .....</b>	<b>12</b>
3.1. CONCLUSION .....	12
3.2. RESTRICTIONS D’USAGE.....	12
3.3. RECONNAISSANCE DU CERTIFICAT .....	12
3.3.1. <i>Reconnaissance européenne (SOG-IS)</i> .....	12
3.3.2. <i>Reconnaissance internationale critères communs (CCRA)</i> .....	13
<b>ANNEXE 1. NIVEAU D’EVALUATION DU PRODUIT.....</b>	<b>14</b>
<b>ANNEXE 2. REFERENCES DOCUMENTAIRES DU PRODUIT EVALUE .....</b>	<b>15</b>
<b>ANNEXE 3. REFERENCES LIEES A LA CERTIFICATION .....</b>	<b>17</b>

# 1. Le produit

## 1.1. Présentation du produit

Les produits évalués sont les microcontrôleurs sécurisés ST23YT66 et ST23YT34, en révision A (logiciel dédié APC, *maskset* K2R0ACB), développés par STMicroelectronics.

Les différences entre les produits ST23YT66A et ST23YT34A résident dans les tailles (logiques) des mémoires. Le composant ST23YT66A (ST23YT34A, respectivement) possède une EEPROM de 66 Ko (34 Ko, respectivement) et une ROM de 210 Ko (110 Ko, respectivement), sachant que la mémoire EEPROM (ROM, respectivement) est toujours physiquement d'une taille de 66 Ko (210 Ko, respectivement). De plus, seul le module USB du composant ST23YT66A active une RAM dédiée de 1,2 Ko afin de permettre des transferts rapides par blocs de 512 Ko contre seulement 64 Ko pour celui du composant ST23YT34A qui n'a pas cette RAM active bien que physiquement présente.

Le microcontrôleur seul n'est pas un produit utilisable en tant que tel. Il est destiné à héberger un ou plusieurs logiciels applicatifs. Il peut être inséré dans un support plastique pour constituer une carte à puce. Les usages possibles de cette carte sont multiples (documents d'identité sécurisés, applications bancaires, télévision à péage, transport, santé,...) en fonction des logiciels applicatifs qui seront embarqués. Ces logiciels ne font pas partie de la présente évaluation.

## 1.2. Description du produit évalué

La cible de sécurité [ST] définit le produit évalué, ses fonctionnalités de sécurité évaluées et son environnement d'exploitation.

Cette cible de sécurité est strictement conforme au profil de protection [PP0035].

### 1.2.1. Identification du produit

Les éléments constitutifs du produit sont identifiés dans la liste de configuration [CONF].

La version certifiée du produit est identifiable par les éléments suivants :

- identification de la puce (HW *major cut reference*) : K2ROA ;
- identification de l'ensemble des masques (*mask set*) : K2R0ACB ;
- référence du logiciel dédié : APC (séquence de *boot & reset*, autotest) ;
- référence du logiciel embarqué : UBM (le *Card Manager* est un système d'exploitation de démonstration, embarqué en ROM *User* dans les échantillons soumis aux tests pour les besoins de l'évaluation seulement, car le *Card Manager* n'entre pas dans le périmètre d'évaluation, cf. §1.2.5) ;
- identification du site de fabrication : ST 4 (Rousset).

Des éléments d'identification (2008, K2R0, APC, UBM, ST4), conformes à la liste de configuration, sont gravés sur la puce et visibles au microscope. De plus deux octets dans la zone OTP (*One Time Programmable*) de la mémoire EEPROM permettent d'identifier logiquement le produit, comme indiqué dans le document « *Datasheet* » (cf. [GUIDES]).



### 1.2.2. Services de sécurité

Les principaux services de sécurité fournis par le produit sont :

- l'initialisation de la plate-forme matérielle et des attributs ;
- la gestion sécurisée du cycle de vie ;
- l'intégrité logique du produit ;
- le test du produit ;
- la gestion mémoire (*firewall*) ;
- la protection physique ;
- la gestion des violations sécuritaires ;
- la non-observabilité ;
- le support au chiffrement cryptographique à clés symétriques ;
- le support au chiffrement cryptographique à clés asymétriques ;
- le support à la génération de nombres non prédictibles.

### 1.2.3. Architecture

Les microcontrôleurs ST23YT66A (ST23YT34A, respectivement) sont constitués des éléments suivants :

- une partie matérielle composée :
  - d'un processeur 8/16-bits ;
  - de mémoires :
    - 66 Ko (34 Ko, respectivement), dont 128 octets d'OTP, de mémoire EEPROM (avec contrôle d'intégrité) pour le stockage des programmes et des données ;
    - 210 Ko (110 Ko, respectivement) de mémoire ROM pour le stockage des programmes utilisateurs ;
    - 5 Ko de mémoire SRAM ;
    - 30 Ko de mémoire ROM pour le stockage des logiciels dédiés (logiciel de test) ;
  - de modules de sécurité : unité de protection des mémoires (MPU), générateur d'horloge, surveillance et contrôle de la sécurité, gestion de l'alimentation, contrôle d'intégrité des mémoires, détection de fautes ;
  - de modules fonctionnels : trois compteurs 8 bits, la gestion des entrées/sorties en mode ISO 7816, USB 2.0 (ce module, au sein du seul ST23YT66A, possède également une RAM dédiée de 1.2 Ko), SPI et GPIO, un générateur de nombres aléatoires (TRNG), le co-processeur EDES pour le support des algorithmes DES et le co-processeur NESCRYPT muni d'une RAM dédiée de 2 Ko pour le support des algorithmes cryptographiques à clé publique ;
- une partie « logiciels dédiés » en ROM intégrant :
  - des logiciels de tests du microcontrôleur ;
  - des utilitaires pour la gestion du système et de l'interface hardware/software.

### 1.2.4. Cycle de vie

Le cycle de vie du développement est résumé dans le schéma suivant :

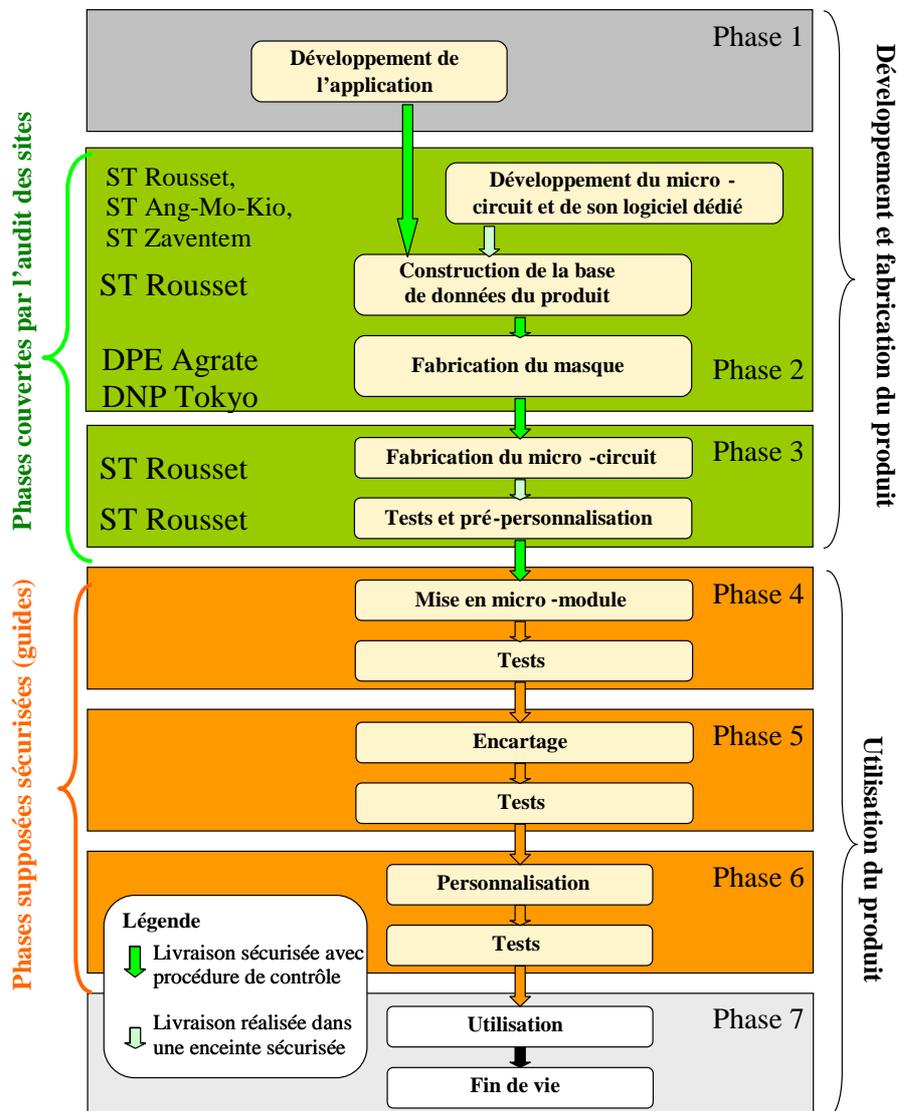


Figure 1 - Cycle de vie standard d'une carte à puce

Les sites impliqués dans le cycle de vie du produit sont :

#### STMicroelectronics Rousset

(conception, développement logiciel dédié, intégration, fabrication, tests)

Smartcard IC division  
 190 Avenue Célestin Coq, ZI de Rousset, BP2  
 13106 Rousset Cedex  
 France

**STMicroelectronics Ang-Mo-Kio***(conception)*

5A Serangoon North Avenue 5,  
554574 Singapore.  
Singapour

**STMicroelectronics Zaventem***(développement logiciel dédié)*

Excelsiorlaan 44-46,  
B-1930 Zaventem,  
Belgique

**DAI NIPPON PRINTING CO., LTD***(réticules)*

2-2-1, Fukuoka, kamifukuoka-shi,  
Saitama-Ken, 356-8507  
Japon

**DAI NIPPON PRINTING EUROPE***(réticules)*

Via C. Olivetti, 2/A,  
I-20041 Agrate Brianza,  
Italie

Le produit comporte lui-même une gestion de son cycle de vie, prenant la forme de deux configurations d'utilisation :

- configuration « Test » : à la fin de sa fabrication, le microcontrôleur est testé à l'aide du logiciel de test présent en ROM. Les données de pré-personnalisation peuvent être chargées en EEPROM. Cette configuration est ensuite bloquée de manière irréversible lors du passage en configuration « User » ;
- configuration « User » : mode comprenant trois sous-modes :
  - o mode « reduced test », permettant à STMicroelectronics d'effectuer quelques tests restreints ;
  - o mode « diagnosis » : sous-ensemble du mode « reduced test », réservé à STMicroelectronics ;
  - o mode « end user » : mode final d'utilisation du microcontrôleur qui fonctionne alors sous le contrôle du logiciel embarqué de la carte à puce. Le logiciel de test n'est plus accessible. Les utilisateurs finaux ne peuvent utiliser le microcontrôleur que dans cette configuration.

### ***1.2.5. Configuration évaluée***

Ce rapport de certification présente les travaux d'évaluation relatifs aux microcontrôleurs, aux logiciels dédiés et à la bibliothèque cryptographique, identifiés au §1.2.1. Toute autre application éventuellement embarquée, notamment les routines embarquées pour les besoins de l'évaluation, ne fait donc pas partie du périmètre d'évaluation.

Au regard du cycle de vie, le produit évalué est le produit qui sort de la phase de fabrication, tests et pré-personnalisation (phase 3).

Pour les besoins de l'évaluation, les microcontrôleurs SB23YT34A et SB23YT66A, munis de la bibliothèque cryptographique NesLib v2.0, certifiés par ailleurs sous la référence ANSSI-CC-2010/24, ont été fournis au centre d'évaluation avec un système d'exploitation logiciel dédié, dans un mode dit « ouvert<sup>1</sup> ».

---

<sup>1</sup> Mode permettant de charger et d'exécuter du code natif en EEPROM et de déconnecter les mécanismes sécuritaires paramétrables.

## 2. L'évaluation

### 2.1. Référentiels d'évaluation

L'évaluation a été menée conformément aux **Critères Communs version 3.1** [CC] et à la méthodologie d'évaluation définie dans le manuel CEM [CEM]. Pour les composants d'assurance supérieurs au niveau EAL4, des méthodes propres au centre d'évaluation, validées par l'ANSSI ont été utilisées. Pour répondre aux spécificités des cartes à puce, les guides [CC IC] et [CC AP] ont été appliqués.

### 2.2. Travaux d'évaluation

Cette évaluation s'appuie sur certains résultats d'évaluation de produits de la famille ST23Y, précédemment certifiés.

Le rapport technique d'évaluation [RTE], remis à l'ANSSI le 2 mars 2010, détaille les travaux menés par le centre d'évaluation et atteste que toutes les tâches d'évaluation sont à « **réussite** ».

### 2.3. Cotation des mécanismes cryptographiques selon les référentiels techniques de l'ANSSI

Le produit évalué offre les services de support cryptographique suivants :

- support au chiffrement cryptographique à clés symétriques (EDES) ;
- support au chiffrement cryptographique à clés asymétriques (NESCRIPT) ;
- support à la génération de nombres non prédictibles (TRNG).

Ces services ne peuvent cependant pas être analysés vis-à-vis des référentiels techniques de l'ANSSI [REF-CRY], [REF-CLE] et [REF-AUT] car ils ne concourent pas à la sécurité propre du produit ; leur résistance dépendra de leur emploi par l'application embarquée sur le microcircuit.

### 2.4. Analyse du générateur d'aléas

Le générateur de nombres aléatoires, de nature physique, a fait l'objet d'une évaluation selon la méthodologie [AIS31] par le centre d'évaluation : le générateur est de classe « P2 – *SOF-high* » selon l'[AIS31].

## 3. La certification

### 3.1. Conclusion

L'évaluation a été conduite conformément aux règles et normes en vigueur, avec la compétence et l'impartialité requises pour un centre d'évaluation agréé. L'ensemble des travaux d'évaluation réalisés permet la délivrance d'un certificat conformément au décret 2002-535.

Ce certificat atteste que les microcontrôleurs sécurisés ST23YT66/34A, soumis à l'évaluation, répondent aux caractéristiques de sécurité spécifiées dans la cible de sécurité [ST] pour le niveau d'évaluation EAL 5 augmenté.

### 3.2. Restrictions d'usage

Ce certificat porte sur le produit spécifié au chapitre 1.2 du présent rapport de certification.

Ce certificat donne une appréciation de la résistance des microcontrôleurs sécurisés ST23YT66/34A à des attaques qui sont fortement génériques du fait de l'absence d'application spécifique embarquée. Par conséquent, la sécurité d'un produit complet construit sur le microcircuit ne pourra être appréciée que par une évaluation du produit complet, laquelle pourra être réalisée en se basant sur les résultats de l'évaluation citée au chapitre 2.

L'utilisateur du produit certifié devra s'assurer du respect des objectifs de sécurité sur l'environnement d'exploitation spécifiés dans la cible de sécurité [ST] au chapitre 5.2 et suivre les recommandations se trouvant dans les guides fournis [GUIDES].

### 3.3. Reconnaissance du certificat

#### 3.3.1. Reconnaissance européenne (SOG-IS)

Ce certificat est émis dans les conditions de l'accord du SOG-IS [SOG-IS].

L'accord de reconnaissance européen du SOG-IS de 2010 permet la reconnaissance, par les pays signataires de l'accord<sup>1</sup>, des certificats ITSEC et Critères Communs. La reconnaissance européenne s'applique, pour les cartes à puces et les dispositifs similaires, jusqu'au niveau ITSEC E6 Elevé et CC EAL7. Les certificats reconnus dans le cadre de cet accord sont émis avec la marque suivante :



---

<sup>1</sup> Les pays signataires de l'accord SOG-IS sont : l'Allemagne, l'Espagne, la Finlande, la France, la Norvège, les Pays-Bas, le Royaume-Uni et la Suède.



### 3.3.2. *Reconnaissance internationale critères communs (CCRA)*

Ce certificat est émis dans les conditions de l'accord du CCRA [CC RA].

L'accord « Common Criteria Recognition Arrangement » permet la reconnaissance, par les pays signataires<sup>1</sup>, des certificats Critères Communs. La reconnaissance s'applique jusqu'aux composants d'assurance du niveau CC EAL4 ainsi qu'à la famille ALC\_FLR. Les certificats reconnus dans le cadre de cet accord sont émis avec la marque suivante :



---

<sup>1</sup> Les pays signataires de l'accord CCRA sont : l'Allemagne, l'Australie, l'Autriche, le Canada, le Danemark, l'Espagne, les États-Unis, la Finlande, la France, la Grèce, la Hongrie, l'Inde, Israël, l'Italie, le Japon, la Malaisie, la Norvège, la Nouvelle-Zélande, le Pakistan, les Pays-Bas, la République de Corée, la République Tchèque, le Royaume-Uni, Singapour, la Suède et la Turquie.

## Annexe 1. Niveau d'évaluation du produit

Classe	Famille	Composants par niveau d'assurance							Niveau d'assurance retenu pour le produit	
		EAL 1	EAL 2	EAL 3	EAL 4	EAL 5	EAL 6	EAL 7	EAL 5+	Intitulé du composant
ADV Développement	ADV_ARC		1	1	1	1	1	1	1	Security architecture description
	ADV_FSP	1	2	3	4	5	5	6	5	Complete semiformal functional specification with additional error information
	ADV_IMP				1	1	2	2	1	Implementation representation of the TSF
	ADV_INT					2	3	3	2	Well-structured internals
	ADV_SPM						1	1		
	ADV_TDS		1	2	3	4	5	6	4	Semiformal modular design
AGD Guides d'utilisation	AGD_OPE	1	1	1	1	1	1	1	1	Operational user guidance
	AGD_PRE	1	1	1	1	1	1	1	1	Preparative procedure
ALC Support au cycle de vie	ALC_CMC	1	2	3	4	4	5	5	4	Production support, acceptance procedures and automation
	ALC_CMS	1	2	3	4	5	5	5	5	Development tools CM coverage
	ADO_DEL		1	1	1	1	1	1	1	Delivery procedures
	ALC_DVS			1	1	1	2	2	2	Sufficiency of security measures
	ALC_FLR									
	ALC_LCD			1	1	1	1	2	1	Developer defined life-cycle model
	ALC_TAT				1	2	3	3	2	Compliance with implementation standards
ASE Evaluation de la cible de sécurité	ASE_CCL	1	1	1	1	1	1	1	1	Conformance claim
	ASE_ECD	1	1	1	1	1	1	1	1	Extended component definition
	ASE_INT	1	1	1	1	1	1	1	1	ST introduction
	ASE_OBJ	1	2	2	2	2	2	2	2	Security objectives
	ASE_REQ	1	2	2	2	2	2	2	2	Derived security requirements
	ASE_SPD		1	1	1	1	1	1	1	Security problem definition
	ASE_TSS	1	1	1	1	1	1	1	1	TOE summary specifications
ATE Tests	ATE_COV		1	2	2	2	3	3	2	Analysis of coverage
	ATE_DPT			1	2	3	3	4	3	Testing: modular design
	ATE_FUN		1	1	1	1	2	2	1	Functional testing
	ATE_IND	1	2	2	2	2	2	3	2	Independant testing, sample
AVA Estimation des vulnérabilités	AVA_VAN	1	2	2	3	4	5	5	5	Advanced methodical vulnerability analysis

## Annexe 2. Références documentaires du produit évalué

[ST]	<p>Cible de sécurité de référence pour l'évaluation :</p> <ul style="list-style-type: none"> <li>- SB/SA/ST23YT66/34 Security Target, Référence : SMD_Sx23YTxx_ST_09_001, v01.00, STMicroelectronics</li> </ul> <p>Pour les besoins de publication, la cible de sécurité suivante a été fournie et validée dans le cadre de cette évaluation :</p> <ul style="list-style-type: none"> <li>- SB/SA/ST23YT66/34 Security Target - Public Version, Référence : SMD_Sx23YTxx_ST_09_002, v01.00, STMicroelectronics</li> </ul>
[RTE]	<p>Rapport technique d'évaluation :</p> <ul style="list-style-type: none"> <li>- Evaluation Technical Report - LAFITE Project, Référence : LAFITE-SB23YT66A_ETR_v1.0 / 1.0, 2 mars 2010, Serma Technologies</li> </ul> <p>Pour le besoin des évaluations en composition avec ce microcontrôleur un rapport technique pour la composition a été validé :</p> <ul style="list-style-type: none"> <li>- ETR Lite for Composition – LAFITE project, Référence:LAFITE_SB23YT66A_ETRLiteComp_v1.0 / 1.0, Serma Technologies</li> </ul>
[CONF]	<p>Liste de configuration des produits :</p> <ul style="list-style-type: none"> <li>- Configuration list, Référence : SMD_SB23YT66_CFGL_09_001 rev 1.0, STMicroelectronics</li> </ul> <p>Liste de la documentation :</p> <ul style="list-style-type: none"> <li>- documentation report, Référence : SMD_SB23YT66_34DR_09_001 v1.0, STMicroelectronics</li> </ul>
[GUIDES]	<p>Les guides d'utilisation du produit sont constitués des documents suivants :</p> <ul style="list-style-type: none"> <li>- ST23YT66 Datasheet, Référence : DS_23YT66 Rev 7, STMicroelectronics</li> <li>- ST23YT34 Datasheet, Référence : DS_23YT34 Rev 1, STMicroelectronics</li> <li>- ST23 Platform - Security Guidance, Référence : AN_SECU_23 Rev 7, STMicroelectronics</li> </ul>

	<ul style="list-style-type: none"><li>- ST23 USBLIB user manual, Référence : UM_23_USBLIB, Rev 2, STMicroelectronics</li><li>- ST21/23 programming manual Référence : PM_21_23/0709 Rev 1, STMicroelectronics</li><li>- ST23 AIS31 Compliant Random Number User Manual, Référence : UM_23_AIS31 Rev 1, STMicroelectronics</li><li>- ST23 AIS31 Tests reference implementation user manual, Référence : AN_23_AIS31 Rev1, STMicroelectronics</li></ul>
[PP0035]	Protection Profile, Security IC Platform Protection Profile Version 1.0 June 2007. <i>Certifié par le BSI (Bundesamt für Sicherheit in der Informationstechnik) sous la référence BSI-PP-0035-2007.</i>

### Annexe 3. Références liées à la certification

	Décret 2002-535 du 18 avril 2002 relatif à l'évaluation et à la certification de la sécurité offerte par les produits et les systèmes des technologies de l'information.
[CER/P/01]	Procédure CER/P/01 Certification de la sécurité offerte par les produits et les systèmes des technologies de l'information, DCSSI.
[CC]	Common Criteria for Information Technology Security Evaluation : Part 1: Introduction and general model, September 2006, version 3.1, revision 1, ref CCMB-2006-09-001; Part 2: Security functional components, September 2007, version 3.1, revision 2, ref CCMB-2007-09-002; Part 3: Security assurance components, September 2007, version 3.1, revision 2, ref CCMB-2007-09-003.
[CEM]	Common Methodology for Information Technology Security Evaluation : Evaluation Methodology, September 2007, version 3.1, ref CCMB-2007-09-004, revision 2.
[CC IC]	Common Criteria Supporting Document - Mandatory Technical Document - The Application of CC to Integrated Circuits, reference CCDB-2006-04-003 version 2.0, revision 1, April 2006.
[CC AP]	Common Criteria Supporting Document - Mandatory Technical Document - Application of attack potential to smart-cards, reference CCDB-2009-03-001 version 2.7, revision 1, March 2009.
[REF-CRY]	Mécanismes cryptographiques – Règles et recommandations concernant le choix et le dimensionnement des mécanismes cryptographiques, version 1.11 du 24 octobre 2008, voir <a href="http://www.ssi.gouv.fr">www.ssi.gouv.fr</a>
[REF-CLE]	Gestion des clés cryptographiques – Règles et recommandations concernant la gestion des clés utilisées dans des mécanismes cryptographiques, version 1.10 du 24 octobre 2008, voir <a href="http://www.ssi.gouv.fr">www.ssi.gouv.fr</a>
[REF-AUT]	Authentification - Règles et recommandations concernant les mécanismes d'authentification de niveau de robustesse standard, v0.13 du 12 avril 2007, réf: 729/SGDN/DCSSI/SDS.
[AIS 31]	Functionality classes and evaluation methodology for physical random number generator, AIS31 version 1, 25 September 2001, BSI (Bundesamt für Sicherheit in der Informationstechnik)