



**PREMIER  
MINISTRE**

*Liberté  
Égalité  
Fraternité*

**Secrétariat général de la défense  
et de la sécurité nationale**

Agence nationale de la sécurité  
des systèmes d'information

# **Rapport de surveillance ANSSI-CC-2017/50-S04**

## **ST33J2M0 A06**

**Certificat de référence : ANSSI-CC-2017/50**

Paris, le 22 octobre 2021

Le directeur général de l'Agence nationale de la  
sécurité des systèmes d'information

Guillaume POUPARD

[ORIGINAL SIGNE]



## AVERTISSEMENT

La surveillance du produit ne constitue pas en soi une recommandation d'utilisation du produit par l'Agence nationale de la sécurité des systèmes d'information (ANSSI), et ne garantit pas que le produit soit totalement exempt de vulnérabilités exploitables.

Toute correspondance relative à ce rapport doit être adressée au :

Secrétariat général de la défense et de la sécurité nationale  
Agence nationale de la sécurité des systèmes d'information  
Centre de certification  
51, boulevard de la Tour Maubourg  
75700 Paris cedex 07 SP

[certification@ssi.gouv.fr](mailto:certification@ssi.gouv.fr)

La reproduction de ce document sans altération ni coupure est autorisée.

## 1 Références

|            |   |
|------------|---|
| [CER]      | Rapport de certification ANSSI-CC-2017/50, ST33J2M0 A06 A02, 21 août 2017.  |
| [SUR]      | Procédure : Surveillance des produits certifiés, référence ANSSI-CC-SUR-P-01.   |
| [R-S01]    | Rapport de surveillance ANSSI-CC-2017/50-S01, ST33J2M0 A02, 18 avril 2019.  |
| [R-S02]    | Rapport de surveillance ANSSI-CC-2017/50-S02, ST33J2M0 A04, 27 février 2020.  |
| [R-S03]    | Rapport de surveillance ANSSI-CC-2017/50-S03, ST33J2M0 A06, 15 janvier 2021.  |
| [MAI]      | Procédure : Continuité de l'assurance, référence ANSSI-CC-MAI-P-01.   |
| [R-M01]    | Rapport de maintenance ANSSI-CC-2017/50-M01, ST33J2M0 A03, 18 avril 2019.   |
| [R-M02]    | Rapport de maintenance ANSSI-CC-2017/50-M02, ST33J2M0 A05, 9 avril 2020.  |
| [RS-Lab]   | <i>Surveillance Technical Report - PERCEVAL A06, C02 and D02 Project</i> ,<br>référence <i>Perceval_A06_C02_D02_STR_v1.0</i> , version 1.0, 31 août 2021,<br>SERMA SAFETY AND SECURITY.   |
| [ETR_COMP] | Pour le besoin des évaluations ou surveillances en composition avec ce produit<br>le rapport technique pour la composition a été mis à jour :<br><i>Surveillance Technical Report Lite for Composition - PERCEVAL A06 Project</i> ,<br>référence <i>Perceval_A06_STR_Lite_v1.0</i> , version 1.0, 31 août 2021,<br>SERMA SAFETY AND SECURITY. |

## 2 Décision

Le rapport de surveillance [RS-Lab], transmis par le centre d'évaluation SERMA SAFETY AND SECURITY, permet d'attester que le produit « ST33J2M0 A06 », initialement certifié sous la référence [CER], peut être considéré comme résistant à des attaques de niveau AVA\_VAN.5 dans les mêmes conditions et restrictions d'usage que celles définies dans [CER], complétées par les recommandations sécuritaires additionnelles intégrées au fil des surveillances successives dans [GUIDES].

Ce résultat est applicable aux produits maintenus sous la référence [R-M01] et [R-M02].

Le rapport d'évaluation pour composition [ETR\_COMP] a été mis à jour pour refléter les résultats de cette dernière surveillance.

Le rapport de surveillance [RS-Lab] permet également d'attester que le cycle de vie du produit est conforme aux composants de la classe ALC définis dans [R-M02].

La périodicité de la surveillance de ce produit est de 1 an.

### 3 Guides applicables

Le tableau ci-dessous liste les guides applicables du produit évalué. La dernière colonne identifie l'origine de la prise en compte par l'ANSSI du guide correspondant.

|          |   |         |
|----------|---|---------|
| [GUIDES] | <i>ST33J2M0 Datasheet</i> , référence DS_ST33J2M0, version 9, avril 2020.   | [R-S03] |
|          | <i>User manual ST33J2M0 firmware V3</i> , référence UM_ST33J2M0_FWv3, version 20, mai 2020.   | [R-S03] |
|          | <i>Application note ST33J Secure MCU platform Security guidance</i> , référence AN_SECU_ST33J, version 10, décembre 2019.   | [R-S02] |
|          | <i>ARM® SC300 r0p1 Technical reference Manual</i> , référence ARM_DDI_0447, version A, 24 juin 2009.  | [CER]   |
|          | <i>ARM® Cortex-M3 r2p0 Technical Reference Manual</i> , référence ARM_DDI_0037F3c, version F3c, 31 janvier 2008.  | [CER]   |
|          | <i>ARM® SecurCore SC300 (AT500) Product Errata Notice</i> , référence PR326-PRDC-009983, version 11, 24 février 2015.   | [CER]   |
|          | <i>User manual, ST33J platform - AIS 31, compliant random number</i> , référence UM_ST33J_AIS31, version 1, mai 2016.   | [CER]   |
|          | <i>ST33J platform AIS31 – Application note, reference implementation: Start-up, on-line and total failure tests</i> , référence AN_ST33J_AIS1, version 1, mai 2016. | [CER]   |